

CURRICULUM VITAE

Name: **Dr. Ghader Yosefi**

Born: **May 22, 1980, Piranshahr, Iran**

Email: ggoyosefi@gmail.com and g.yosefi@iau-mahabad.ac.ir

Ghader Yosefi - Google Scholar Citations :

<https://scholar.google.com/citations?user=xoSCbSkAAAAJ&hl=en>

Ghader Yosefi-ORCID ID :

<https://orcid.org/0000-0001-5991-5473>



Degree

Assistant Professor (Base 7)

Research Interest:

CMOS Analog and Digital integrated circuits, CMOS Neuro Fuzzy logic controllers, Neural Networks, Radio Frequency Circuits and Systems, Data Converters (A2D and D2A)

Educations

- 1- **B.Sc** (Electronics) Urmia University, Urmia, Iran, 2002.
- 2- **M.Sc** (Electronics: Digital and Analog Signal Processing) Urmia University, Urmia, Iran, 2007.
- 3- **Ph.D.** (Electronics: Digital and Analog Signal Processing of Bio MEMS) Science & Research Branch, Islamic Azad University, Tehran, Iran, 2014.

Membership

- 1- Member of Institute of Electrical and Electronics Engineers (IEEE)
- 2- Member of Iranian Inventor Association
- 3- Member of Iranian Fuzzy System Society (IFSS)

Work Experience (Teaching)

- Computer Architecture (B.Sc.)
- Digital Circuits (B.Sc. & M.Sc.)
- Industrial Electronic (B.Sc.)
- RF circuits:
 - Channel Coding
 - Wireless Telecommunications (B.Sc.)
 - Mobile Telecommunications (B.Sc.)
 - Telecom Switching and Digital Communications (B.Sc.)
 - Radio Frequency Integrated Circuits (RFIC) (M.Sc.)
- Neural Networks (M.Sc.)
- Neuro Fuzzy (M.Sc.)
- Microcontrollers (B.Sc.)
- Electrical Circuits (I) and (II) (B.Sc.)
- Microprocessors (B.Sc.)
- Digital Signal Processing (M.Sc.)
- Signals and Systems (M.Sc.)
- Electronics I, II, III (B.Sc. & M.Sc.)
- Computer Hardware (B.Sc.)
- CMOS Integrated circuits (B.Sc.)

Journal Reviewer:

1. AEU-International Journal of Electronics and Communications (Elsevier)
2. Analog Integrated Circuits and Signal Processing (Springer)

Journal Publications (ISI)

1. S. Aminifar, A. Khoei, Kh. Hadidi, **Gh. Yosefi**, "A digital CMOS fuzzy logic controller chip using new fuzzifier and max circuit" *AEU-International Journal of Electronics and Communications*, Volume 60, Issue 8, 1, Pages 557-566, September 2006
2. **Gh. Yosefi**, S. Aminifar, Sh. Neda and M. A. Daenshvar "Design of A Mixed-Signal Digital CMOS Fuzzy Logic Controller (FLC) Chip Using New Current Mode Circuits" *AEU - International Journal of Electronics and Communications*, Volume 65, Issue 3, March 2011, Pages 173-181.
3. **Ghader Yosefi**, Sattar Mirzakuchaki, Farshid Raissi and Saeid Afrang" Design and Analysis of a High Force, Low Voltage and High Flow Rate Electro-Thermal Micropump" *Journal of Micromachines* **2014**, 5(4), 1323-1341 ; doi:10.3390/mi5041323
4. **Ghader Yosefi**, Sattar Mirzakuchaki, Farshid Raissi "New Programmable CMOS Fuzzifier and C2V Circuits Applicable in FLC Chip for Signal Processing of MEMS Glucose Sensors" *Journal of Appl. Sci.* **2015**, 5(3), 402-414; doi:10.3390/app5030402 (registering DOI)
5. Seyed Vahid Feizbakhsh and **Ghader Yosefi** " Simulation of a CMOS RFC Operation Amplifier Circuit with New Results of DC Gain" *Journal of Quid investigation ciencia Technology* , No. 1, **2017**,
6. **Ghader Yosefi** 'An enhanced fast-settling recycling folded cascode Op-Amp with improved DC gain in 90 nm CMOS process' *Analog Integrated Circuits and Signal Processing*, **2018**

International Conference

1. **Gh. Yosefi**, A. Khoei and Kh. Hadidi " Design and Implementation of CMOS Based Fuzzy Controller with Digital Outputs Using Current-Mode Circuits" **15th ICEE2007 Iranian Conference on Electronic Engineering** , 15th-17th May 2007
2. **Gh. Yosefi**, A. Khoei and Kh. Hadidi "Implementing of A New CMOS Adaptiv Neuro Fuzzy Logic Controller Chip" **7th Iranian Conference on Fuzzy Systems and 8th Conference on Intelligent Systems, First Joint Congeress on Fuzzy and Intellegent systems, Mashad, Iran Aug 2007**
3. S. Momeni, A. Khoei and Kh. Hadidi and **Gh. Yosefi** "A Trapezoidal Membership Function Block For Fuzzy Applications" **7th Iranian Conference on Fuzzy Systems and 8th Conference on Intelligent Systems, First Joint Congeress on Fuzzy and Intellegent systems, Mashad, Iran Aug 2007**
4. S. Aminifar and **Gh. Yosefi** " Application of Adaptive Neuro Fuzzy Inference System (ANFIS) In Implementing of New CMOS Fuzzy Logic Controller (FLC) Chip" *International Conference of Numerical Analysis and Applied Mathematics 2007 (ICNAAM 2007)*, Corfu, **Greece**, 16-20 September 2007.
5. **Gh. Yosefi**, A. Khoei and Kh. Hadidi "Design of A New CMOS Controllable Mixed-Signal Current Mode Fuzzy Logic Controller Chip " **14th IEEE International Conference on Electronics, Circuits and Systems December 11-14, 2007 - Marrakech, Morocco**
6. **Gh. Yosefi** and S. Aminifar "Implementation of A CMOS Mixed-Signal Digital FLC Chip New Fuzzifier and Current Mode A/D" **6th IEEE International Conference on Information, Communication and Signal Processing, December 2007, Singapore**
7. **Gh. Yosefi**, S. Mirzakuchaki and Sh. Neda "Design of New CMOS Current Mode Min and Max Circuits for FLC Chip Application" **2009 European IEEE Conference on Circuit Theory and Design (ECCTD 2009)**, 23 Aug - 27 Aug 2009, Antalya, **Turkey**
8. S. V. Feizbakhsh, **Gh. Yosefi** "Simulation of a CMOS RFC Operation Amplifier Circuit with New Results of DC Gain" *International Conference fundamental research on electrical engineering, Tehran 21 July 2017, Iran*

M.S. Thesis Directed

1. Mohammad Karimi, "Grid Power Flow Control Using a New Concept Named Distributed FACTS" *Malekan Branch, Islamic Azad University, 2015*
2. Samrand Mohammadzadeh, "Improved Current Harmonics of Distribution Systems with Grid Interconnection SOFC Sources" *Malekan Branch, Islamic Azad University, 2015*
3. Ali Azaryar, "The Placement and Sizing of Solar Resources in Distribution Networks Using Neural Fuzzy" *Malekan Branch, Islamic Azad University, 2016*
4. Abdullah Karamie Naghadeh, "Sensor Fault Detection And Diagnosis For Variable Speed Derivers Using Unknown Input Observer Based On Kalman Filter" *Malekan Branch, Islamic Azad University, 2016*
5. Farshad Azizi, "Design a WB LNA Noise Amplifier Circuit with Input and Output Impedance Matching" *Mahabad Branch, Islamic Azad University, 2016*
6. Aso kurdeh Lachin, "Design and Simulation of a UWB LAN Circuit for Communication Systems" *Mahabad Branch, Islamic Azad University, 2016*
7. Kaveh Sajedi, "Design and Simulation of Grid Active Power Control with FACT Devices Using Matlab Software" *Bonab Branch, Islamic Azad University, 2017*
8. Peyman Kabiri, "Reactive Power Compensation in Two-Bus Power Network Using Fuzzy Logic Controller" *Bonab Branch, Islamic Azad University, 2017*
9. Arsalan Badri, "Reactive Power Compensation in DFIG Generators Using Fuzzy Logic Controller" *Bonab Branch, Islamic Azad University, 2017*
10. Sayed Vahid Feizbakhsh, "Design and Simulation of an Improved CMOS Folded Cascod Op Amp in 180 nm process" *Mahabad Branch, Islamic Azad University, 2017*
11. Sirvan Halabi, "Design and Simulation of a Self-Bias PLL in Range of 100-250 MHz with Low Jitter of 20 ps" *Mahabad Branch, Islamic Azad University, 2017*
12. Adel Haddadi, "Design and Simulation of an Improved CMOS Folded Cascod Op Amp Using Amplifier Bulk in 180 nm Process" *Mahabad Branch, Islamic Azad University, 2017*
13. Ali Razzaghi, "Design and simulation of an Improved Cross-Coupled CMOS RF Oscillator in 180 nm Process", *Mahabad Branch, Islamic Azad University, 2017*
14. Farzad Jahini, "Design and Simulation of a Low Noise Amplifier with Improved Input and Output Return Losses in 180 nm CMOS Process" *Mahabad Branch, Islamic Azad University, 2017*
15. Mina Ghanbari, "Design and Simulation of an Improved Analog Multiplier with Low Power Consumption and High Linearity in 180 nm Process", *Mahabad Branch, Islamic Azad University, 2017*
16. Mohammad Moradi, "Design and Simulation of a CMOS Multiband Low Noise Amplifier with Capable of Canceling Supper Bandwidth Wave Interference in 180 nm Process" *Mahabad Branch, Islamic Azad University, 2018*
17. Keyvan Khezri, "Design and Simulation of a CMOS Low Noise Amplifier with Capable of Noise Cancelations in 180 nm Process" *Mahabad Branch, Islamic Azad University, 2018*
18. Omid Afrah, "Design and Simulation of Sow Noise Amplifier with Improved S Parameters and Reducing Noise Figure in 180 nm Process" *Mahabad Branch, Islamic Azad University, 2018*
19. Parviz Bakhtiarifar, "Design and Simulation of an RF Low Noise Amplifier with 3-5 GHz for Super wideband" *Mahabad Branch, Islamic Azad University, 2018*
20. Hossein Mangor Kuredestani, "Design and Simulation of a 16 phase DLL in range of 15-45 MHz and 130 ps Effective jitter in 180 nm process" *Mahabad Branch, Islamic Azad University, 2018*
21. Srour Asiaban, "Design and simulation of CMOS an improved oscillator with low power consumption in 180 nm Process" *Mahabad Branch, Islamic Azad University, 2018*

22. Ali Delkhon, "Design and Optimization of a Low Noise Amplifier with Low Power Consumption and High Input Impedance Matching for Application of RF Receivers" *Mahabad Branch, Islamic Azad University, 2019*
23. Salah Biseton, "Analysis and Simulation of an RF Low Noise Amplifier with Improved of S11 Parameter and Low Power Consumption for Application of Communication Receivers" *Mahabad Branch, Islamic Azad University, 2019*
24. Gholamreza Naghizadeh, "Design and Simulation of a CMOS Low Noise Amplifier with Improved S11 Parameter and Low Noise Figure", *Mahabad Branch, Islamic Azad University, 2019*

Ph.D. Thesis Directed

1. Shilan Neda, "Design and simulation of a CMOS RF Phase Locked Loop (PLL) chip with low jitter, high lock speed and provide new circuits for oscillator and frequency divider in 65 nm Technology, *Rasht Branch, Islamic Azad University, 2018*

Research Projects

1. **Gh. Yosefi**, A. Khoei and Kh. Hadidi "Design of A New Controllable Mixed-Mode Fuzzy Logic Controller Chip" *Iran Telecommunication Research Center, Tehran , Iran, 2007*
2. **Gh. Yosefi**, Sh. Neda "Design of A CMOS 1Gs/s, 12bit DAC" *Mahabad Branch, Islamic Azad University, Mahabad, Iran, 2010*

Invention

"Design and fabrication of an electronic device for intelligent driving signs", 2010, Tehran, Iran

Special Skills

Tools: Matlab, ADS and Hspice for DSP and communication circuits, Verilog, C, Basic, C++, Office, Excel ,...and operation systems of Windows

Language: Kurdish, English, Farsi, Arabic (poor) and Turkish (poor)

مقاله‌های فارسی چاپ شده:

- 1- **قادر یوسفی**؛ عبدالله خویی و خیرالله حدیدی " طراحی و پیاده سازی یک تراشه جدید کنترلر فازی CMOS با خروجی دیجیتال و ارائه مدارهای جدید برای بلوکهای مختلف آن با استفاده از مدارات Current-Mode" پانزدهمین کنفرانس مهندسی برق ایران؛ اردیبهشت 1386
- 2- صادق امینی‌فر؛ محمد امین دانشور؛ **قادر یوسفی** "مبدل جدید آنالوگ به دیجیتال با سرعت و دقت بالا با استفاده از مدارات مد جریان برای استفاده در بلوکهای کنترلر فازی" دومین کنفرانس مهندسی برق دانشجویی ایران؛ 1388
- 3- محمد امین دانشور؛ صادق امینی‌فر؛ **قادر یوسفی** " ارائه یک فازی‌ساز جدید با ورودی دیجیتال و خروجی آنالوگ در مد جریان" دومین کنفرانس مهندسی برق دانشجویی ایران؛ 1388
- 4- **قادر یوسفی**، شیلان ندا و مسعود دوستی " طراحی یک مبدل دیجیتال به آنالوگ با فرکانس کاری 1Gs/s و دقت تفکیک-پذیری 12bit" دومین همایش منطقه‌ای برق، توسعه و پژوهش، دانشگاه آزاد اسلامی واحد بوشهر، اسفند 88
- 5- شیلان ندا، سهراب خان محمدی و **قادر یوسفی** " کاربرد منطق فازی در پیاده سازی یک کنترلر فازی هوشمند برای کنترل قدرت ترمز یک خودرو " همایش استانی هفته پژوهش دانشگاه آزاد اسلامی واحد مهاباد- 25 آذر ماه لغایت یکم دیماه 1388
- 6- شیلان ندا، احمد قنبری و **قادر یوسفی** " طراحی مدارات الکترونیکی مینیمم گیر برای کاربرد کنترلر های فازی" همایش استانی هفته پژوهش دانشگاه آزاد اسلامی واحد مهاباد-ایران- 25 آذر ماه لغایت یکم دیماه 1388
- 7- نسرين جلالی؛ اکبر جعفری؛ **قادر یوسفی** " سنسورهای فیبر نوری " اولین کنفرانس ملی نانو الکترونیک ایران؛ 1391
- 8- نسرين جلالی؛ اکبر جعفری؛ **قادر یوسفی** " کاربرد حسگرهای تار نوری در زیر ساخت ها" اولین کنفرانس ملی نانو الکترونیک ایران؛ 1391
- 9- نسرين جلالی؛ اکبر جعفری؛ **قادر یوسفی** " بررسی خواص نانو الیاف کربن" اولین کنفرانس بین المللی نفت، گاز، پلروشیمی و نیروگاهی ایران؛ 1391
- 10- سامرند محمد زاده؛ **قادر یوسفی** " بهبود هارمونیک جریان سیستم های توزیع با حضور منابع فیوسل اکسیدجامد و کنترل کننده فازی در نقطه اتصال به شبکه PCC" اولین کنفرانس ملی برق و کامپیوتر سیستم های محاسباتی توزیع شده و شبکه های هوشمند؛ 1393
- 11- محمد کریمی؛ **قادر یوسفی** " شبیه سازی کنترل توان در شبکه های قدرت با استفاده از مفهوم جدید ادوات FACTS توزیع شده" اولین کنفرانس ملی برق و کامپیوتر سیستم های محاسباتی توزیع شده و شبکه های هوشمند؛ 1393
- 12- فرشاد عزیزی؛ **قادر یوسفی** " طراحی یک تقویت کننده پهن باند کم نویز با تطبیق مناسب امپدانس خروجی و ورودی در تکنولوژی 0.18 میکرومتر" هشتمین کنفرانس ملی مهندسی برق و الکترونیک ایران؛ 1395
- 13- علی آذریار؛ **قادر یوسفی** " جایابی و ظرفیت یابی منابع خورشیدی در شبکه های توزیع با استفاده از فازی عصبی" هشتمین کنفرانس ملی مهندسی برق و الکترونیک ایران؛ 1395
- 14- سید وحید فیض بخش؛ **قادر یوسفی** " پیدایش اکسیداسیون سیلیکان و روشهای افزایش سرعت نرخ رشد و مقاومت استحکامی آن برای کاربرد ساخت آی سی های CMOS" هشتمین کنفرانس ملی مهندسی برق و الکترونیک ایران؛ 1395
- 15- آسو کرده لاجین؛ **قادر یوسفی** " طراحی و شبیه سازی یک مدار تقویت کننده نویز پایین فرایه باند (UWB) در باند فرکانسی 6.3.1-10 GHz و تکنولوژی CMOS 0.18µm برای استفاده در سیستم های مخابراتی" هشتمین کنفرانس ملی مهندسی برق و الکترونیک ایران؛ 1395
- 16- فرزاد جهینی؛ **قادر یوسفی** " مروری بر تکنولوژی ساخت و عملکرد ترانزیستورهای ماسفت چرخشی PS-MOSFET" هشتمین کنفرانس ملی مهندسی برق و الکترونیک ایران؛ 1395
- 17- ارسلان بدری، **قادر یوسفی** "جبران سازی توان راکتیو در ژنراتورهای DFIG با استفاده از کنترلر منطق فازی" اولین کنگره ملی برق و انرژی، شیراز، 5 اسفند ماه 1395
- 18- پیمان کبیری، **قادر یوسفی** "جبران سازی توان راکتیو در شبکه قدرت دو باسه با استفاده از STATCOM مبتنی بر کنترلر منطق فازی" اولین کنگره ملی برق و انرژی، شیراز، 5 اسفند ماه 1395
- 19- کاوه ساجدی، **قادر یوسفی** "طراحی و شبیه سازی کنترل توان اکتیو در شبکه های قدرت به وسیله DVR با استفاده از نرم افزار MATLAB" اولین کنگره ملی برق و انرژی، شیراز، 5 اسفند ماه 1395